**复位**：单片机CPU和系统中有关部件都处于一个确定的初始状态，并从这个状态开始工作

复位方式：上电自动复位和按钮手动复位

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| 序号 | 符号 | 字节地址 | 复位值 | 说明 |
| 1 | [P0](2.2AT89S51单片机的引脚及其片外总线结构.docx#P0) | 80H | FFH | P0锁存器 |
| 2 | [SP](2.3%20S51单片机的内部结构，CPU及时序.docx#SP) | 81H | 07H | 堆栈指针 |
| 3 | [DP0L](2.3%20S51单片机的内部结构，CPU及时序.docx#DPTR) | 82H | 00H | 数据指针DPTR0低字节 |
| 4 | DP0H | 83H | 00H | DPTR0高字节 |
| 5 | DP1L | 84H | 00H | DPTR1低字节 |
| 6 | DP1H | 85H | 00H | DPTR1高字节 |
| 7 | [PCON](2.7%20节电运行模式.docx#PCON) | 87H | 0XXX0000B | 电源控制器 |
| 8 | TCON | 88H | 00H | 中断标志、定时器控制寄存器 |
| 9 | TMOD | 89H | 00H | 定时器工作模式控制寄存器 |
| 10 | TL0 | 8AH | 00H | 定时器0低字节 |
| 11 | TL1 | 8BH | 00H | 定时器1低字节 |
| 12 | TH0 | 8CH | 00H | 定时器0高字节 |
| 13 | TH1 | 8DH | 00H | 定时器1高字节 |
| 14 | [AUXR](2.3%20S51单片机的内部结构，CPU及时序.docx#辅助寄存器1（AUXR1）) | 8EH | XXX00XX0B | 辅助寄存器 |
| 15 | [P1](2.2AT89S51单片机的引脚及其片外总线结构.docx#P1) | 90H | FFH | P1口锁存器 |
| 16 | SCON | 98H | 00H | 串行口控制寄存器 |
| 17 | SBUF | 99H | XXXX XXXXB | 串行口数据缓冲器 |
| 18 | [P2](2.2AT89S51单片机的引脚及其片外总线结构.docx#P2) | A0H | FFH | P2口锁存器 |
| 19 | AUXR1 | A2H | XXXX XXX0B | 辅助寄存器1 |
| 20 | WDTRST | A6H | XXXX XXXXB | WDT复位寄存器 |
| 21 | IE | A8H | 0XX0 0000B | 中断允许寄存器 |
| 22 | [P3](2.2AT89S51单片机的引脚及其片外总线结构.docx#P3) | B0H | FFH | P3口锁存器 |
| 23 | IP | B8H | XX00 0000B | 中断优先寄存器 |
| 24 | [PSW](2.3%20S51单片机的内部结构，CPU及时序.docx#PSW) | D0H | 00H | 程序状态字 |
| 25 | [ACC](2.3%20S51单片机的内部结构，CPU及时序.docx#ACC) | E0H | 00H | 字节累加器 |
| 26 | B | F0H | 00H | B寄存器 |

复位不影响片内RAM单元的数据变化，仅影响特殊功能寄存器中的内容

